(19) Organisation M ale de la Propriété Intel Bureau international





(43) Date de la publication internationale 3 juin 2004 (03.06.2004)

## (10) Numéro de publication internationale WO 2004/046928 A1

- (51) Classification internationale des brevets<sup>7</sup>: G06F 11/28
- (21) Numéro de la demande internationale : PCI/FR2002/003909
- (22) Date de dépôt international:

14 novembre 2002 (14.11.2002)

(25) Langue de dépôt :

**français** 

(26) Langue de publication :

français

- (71) Déposant (pour tous les États désignés sauf US) : SIMI-CROELECTRONICS S.A. [FR/FR]; 29, boulevard Romain Rolland, F-92120 Montrouge (FR)
- (72) Inventeurs; et
- (75) Inventeurs/Déposants (pour US seulement): ROBERT, Catherine [FR/FR]: Chemin du Mas, F-38950 Quaix en

Chartreuse (FR). ROBERT, Xavier [FR/FR]; 2. lotissement le Beau Pré, F-38450 Saint Georges de Commiers (FR). BARBIERO, Jehan-Philippe [FR/FR]; 871, avenue de Venaria, F-38220 Vizille (FR)

- (74) Mandataire: DE BEAUMONT, Michel; Cabinet Michel de Beaumont, I. rue Champollion, F-38000 Grenoble (FR).
- (81) États désignés (national) : JP. US.
- (84) États désignés (régional): brevet européen (AT, BE, BG, CH, CY, CZ, DE DK EE, ES, FI, FR, GB, GR, IE, II, LU, MC, NL, PT, SE, SK, TR)

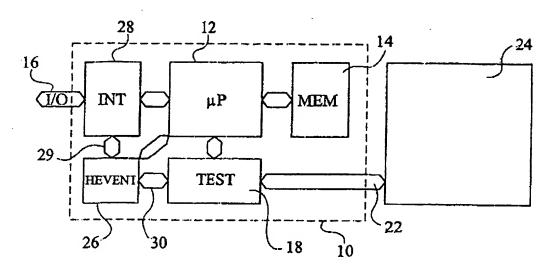
## Publiće:

avec rapport de recherche internationale

En ce qui concerne les codes à deux lettres et autres abréviations, se référer aux 'Notes explicatives relatives aux codes et abréviations figurant au début de chaque numéro ordinaire de la Gazette du PCT.

(54) Title: CIRCUIT FOR MONITORING A MICROPROCESSOR AND ANALYSIS TOOL AND INPUTS/OUTPUTS THEREOF

(54) Titre: CIRCUIT DE SURVEILLANCE D'UN MICROPROCESSEUR ET OUTIL D'ANALYSE ET SES ENTREES/SOR-TIES



(57) Abstract: The invention relates to a method for the transmission of digital messages by means of the output terminals (22) of a monitoring circuit (18) which is integrated into a microprocessor (12), said digital messages being representative of first specific events which are dependent on the execution of a series of instructions by the microprocessor. The inventive method consists in: transmitting the following signals to the monitoring circuit by means of dedicated access points, namely (i) a request signal for the sending of a message that is associated with a specific event from second specific events which are independent of the execution of the series of instructions by the microprocessor and (ii) a signal comprising characteristic data which are associated with the aforementioned specific event; forcing the monitoring circuit to read the request message and, if the resource management conditions are fulfilled, sending an acknowledgement message and storing said characteristic data signal; and transmitting a digital message which is representative of the stored characteristic data signal